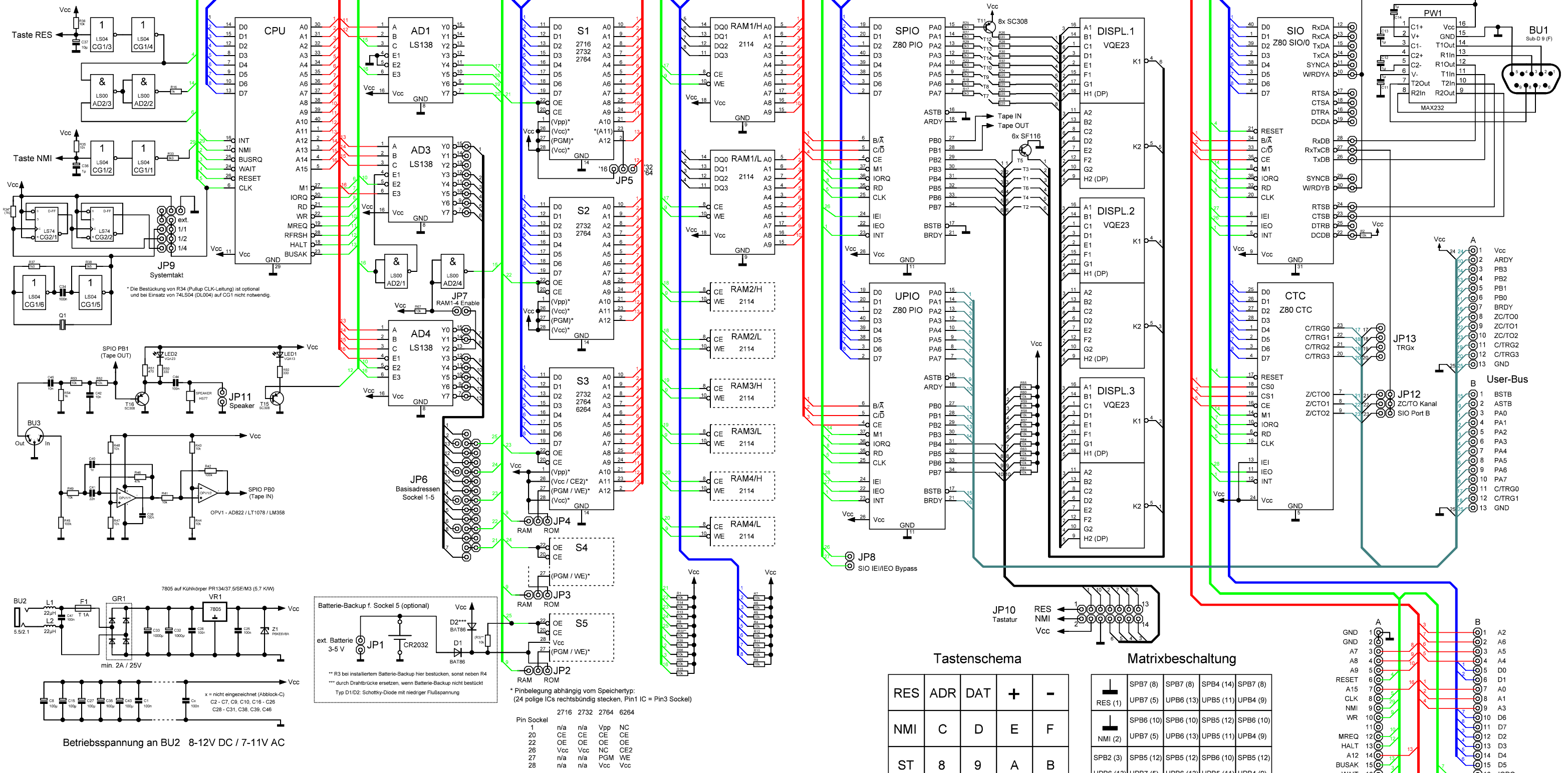

Adernbelegungen der Busse im Schaltbild:

Adressbus		Datenbus		Steuerbus				User-Bus			
1	A0	1	D0	1	INT	17	CE RAM1	1	UPA0	15	BSTB
2	A1	2	D1	2	BUSRQ	18	CE RAM2	2	UPA1	16	BRDY
3	A2	3	D2	3	WAIT	19	CE RAM3	3	UPA2	17	C/TRG0
4	A3	4	D3	4	RESET	20	CE RAM4	4	UPA3	18	C/TRG1
5	A4	5	D4	5	CLK	21	CE Sockel 1	5	UPA4	19	C/TRG2
6	A5	6	D5	6	M1 CPU	22	CE Sockel 2	6	UPA5	20	C/TRG3
7	A6	7	D6	7	IORQ	23	CE Sockel 3	7	UPA6	21	Z/CTO0
8	A7	8	D7	8	RD	24	CE Sockel 4	8	UPA7	22	Z/CTO1
9	A8			9	WR	25	CE Sockel 5	9	ASTB	23	Z/CTO2
10	A9			10	MREQ	26	IEI SPIO - JP8 - IEO SIO	10	ARDY	24	Vcc
11	A10			11	RFRSH	27	IEO UPIO - JP8 - IEI SIO	11	UPB0	25	GND
12	A11			12	HALT	28	IEI UPIO - IEO CTC	12	UPB1		
13	A12			13	BUSAK	29	NMI	13	UPB2		
14	A13			14	M1 PIO/SIO/CTC			14	UPB3		
15	A14			15	AD1/C - AD2/4						
16	A15			16	MEDI						

I/O-Adressen	
Sys PIO Port A Data	F4
Sys PIO Port B Data	F5
Sys PIO Port A Control	F6
Sys PIO Port B Control	F7
User PIO Port A Data	F8
User PIO Port B Data	F9
User PIO Port A Control	FA
User PIO Port B Control	FB
CTC Kanal 0	EC
CTC Kanal 1	ED
CTC Kanal 2	EE
CTC Kanal 3	EF
SIO Port A Data	DC
SIO Port B Data	DD
SIO Port A Control	DE
SIO Port B Control	DF

Tastenschema

RES	ADR	DAT	+	-
NMI	C	D	E	F
ST	8	9	A	B
LD	4	5	6	7
EX	0	1	2	3

Matrixbeschaltung

RES (1)	SPB7 (8) UPB7 (5)	SPB7 (8) UPB6 (13)	SPB4 (14) UPB5 (11)	SPB7 (8) UPB4 (9)
NMI (2)	SPB6 (10) UPB7 (5)	SPB6 (10) UPB6 (13)	SPB5 (12) UPB5 (11)	SPB6 (10) UPB4 (9)
	SPB2 (3) UPB6 (13)	SPB5 (12) UPB7 (5)	SPB5 (12) UPB6 (13)	SPB6 (10) UPB5 (11)	SPB5 (12) UPB4 (9)
	SPB2 (3) UPB5 (11)	SPB4 (14) UPB7 (5)	SPB4 (14) UPB6 (13)	SPB7 (8) UPB5 (11)	SPB4 (14) UPB4 (9)
	SPB2 (3) UPB7 (5)	SPB3 (7) UPB7 (5)	SPB3 (7) UPB6 (13)	SPB3 (7) UPB5 (11)	SPB3 (7) UPB4 (9)

SPBx (y) x = Portpin System-PIO y = Pin JP10
UPBx (y) x = Portpin User-PIO y = Pin JP10

Am Kartensteckverbinder ist A auf der Leiterseite und B auf der Bestückungsseite

Lerncomputer LC-80ex V2

Basiert auf dem Lerncomputer LC-80, der 1983-85 im VEB Mikroelektronik "Karl Marx" Erfurt von DDR-Ingenieuren entwickelt und gebaut wurde. Als Vorlage dieser 2014-2016 modifizierten und erweiterten Variante diente ein Entwicklungsexemplar (Leerplatine) der Exportversion LC-80e.

Autor: Karsten Kaden, Chemnitz
Januar 2016