

**4. Nachträge in der Dokumentation****4. HF - Modulator**

Der HF-Modulators stellt keine Besonderheit dar. Aufbau und Funktion sind identisch der Z1013-Lösung. Die Spulen SP1 und SP2 sind Standard-HF-Spulen mit ca. 4...5mm Durchmesser und einem variablen Ferritkern. SP1 wird als Sperrfilter gegen HF-Abstrahlung über die Betriebsspannung eingesetzt. Da die Oszillatorschaltung mit VT3 sehr breitbandig arbeitet wird SP2 als Bandfilter für das FS-Band I Kanal 2...4 eingesetzt. Beide Spulen sind mit 5 Wdg. 0,9mm Cu gewickelt.

Vor dem Einstellen des Modulators ist der Regler RS6 auf minimum zu regeln. Jetzt kann durch verdrehen des Ferritkernes von SP2 der Durchlaßbereich des Modulators auf Kanal 2...4 eingestellt werden. RS6 speist das F1AS-Signal in den Modulator ein. Im Wechsel mit SP2 wird nun ein optisch einwandfreies SW-Bild eingegeben. Im abgeschirmten Zustand zu lässig.

**5. Hinweise zur Inbetriebnahme**

Bei den nachfolgenden Hinweisen wird vom Anschluß eines Farbfernsehgerätes ausgegangen. Nach dem Aufbau der Punkte 3.-3.4.2 und der Sichtkontrolle kann nun eine erste Funktionsprüfung am FS-Gerät durchgeführt werden.

- Die Schaltspannung an X4:A5 (ca.2,5V) schaltet das FS-Gerät von Fernsehbetrieb auf Videofunktion um (vor ausgesetzt es wurde gemäß der Hinweise hinter 3.4.2. ungerüstet).

- Auf dem Bildschirm ist nach anlegen der Betriebsspannung ein farbiges rasterförmig aufgeteiltes Bild zu sehen. Dabei kann die Farbe wechseln oder blinken. Das Bild entsteht beim Einschalten durch das zufällige Setzen des Farbbattreibspeicher und zeigt die richtige Funktion von INVERSE (umgekehrte Farbe) und Flash (blinkende Darstellung).

- Das gesamte Bild ist in 32\*24 Felder zu je 8\*8 Bildpunkten aufgeteilt. Die Rand- oder auch BORDER-Farbe kann eine zufällige sein. Des weiteren ist die gesamte Bildlage von den Einstellwerten an RS1-RS4 abhängig und wird als erste Korrektur durchgeführt.

- Mitteils RS2 und RS3 werden die Bildränder RS1 und RS4 oben an der Bildröhre eingesetzt. Die Einstellregler RS1 und RS4 verschieben das ges. Bild in vertikaler Richtung (Bild in horizontaler Richtung (Bild in geometrischer Mittelstellung bringen)).

- Für die nachfolgenden Tests sollte komplett bestückt sein. Es wird keine CPU, kein RAM, und kein ROM eingesetzt.

- Bildbau wie bis Punkt 3.4.2. - CPU einsetzen und RESET geben. Das Bild wird von vertikalen blau/weissen oder schwarz/weissen Streifen bestimmt. BORDER ist zufällig, meistens aber weiß.

- Einsetzen der programmierten ROM und RESET ausslösen.

Bildinhalt zwischen schwarz/blau/gelben abgesetzten Zeichen des gesamten Bildinhalt) ist somit nachgewiesen.

- Zum Schluß werden die 64k d-RAM eingesetzt. Nach dem RESET wird der BORDER weiß, der Bildinhalt schwarz. Das Programm des Rechners löscht den gesamten Speicher und meldet sich mit seinem Namen.

2

**6. Hinweise zum Betriebssystem****4. Speicherlaufteilung gliedert sich in verschiedene Adressbereiche.**

- 0000 - 3FFF ROM - Betriebssystem (ZX48 : ZX+ ; ZX128)
- 4000 - 57FF Bildwiederholspeicher
- 5800 - FFFF Buffer für Systemzeilen, Farbattr., Printer u.s.w.
- 6000 - FEFF freier vierwanderbarer Speicherbereich
- FF00 - FFFF Stackbereich des Betriebssystems

Nachfolgende 1/0 Portadressen sind vom System oder von Erweiterungsbaugruppen belegt und können nur bedingt von eigenen Programmen genutzt werden.

- Port 15	= 0FH	'ROM Off-Steuerung
- Port 31	= 1FH	'Joystickinterface Kemstone I
- Port 39	= 2FH	,I
- Port 47	= 2FH	,I
- Port 63	= 3FH	,I
- Port 79	= 4FH	,I
- Port 95	= 5FH	,I
- Port 111	= 6FH	,I
- Port 127	= 7FH	,ROM On-Steuerung
- Port 239	= EFH	,I - Interface I Centronicsdrucker
- Port 247	= F7H	,I
- Port 251	= FBH	,Interface I mit ZX-Printer
- Port 253	= FDH	,RAM-Umschaltung (In Vorbereitung für CP/M)

- Port 254 = FEH ,Keyboard, Tonausgang, Borderschaltung

- Bei der Umschaltung von /cas1 auf /cas2 ist das Gatter DL002 des IS Stromlaufplan Blatt 1; Bei der Umschaltung von /cas1 auf /cas2 ist das Gatter DL002 des IS Stromlaufplan Blatt 1; Die Eingänge sind Pin 2 & 3, der Ausgang ist Pin 1. Das nachfolgende Gatter ist von IS D18, Pin 4 von D18 ist verbunden mit Pin10 von D18. An diesem Punkt wird das /CAS in /C8S1 und /CAS2 aufgeteilt.

- Die ROMSEL 1tg. von X1A25 ist nicht im Stromlaufplan Teil 1 enthalten. LOW abgebunden. Dieser ist nicht im Stromlaufplan Teil 1 enthalten. Im Taktgenerator gezeichnete C1 und C2 sind umzubenen in C3 u. C4. - Die Signale "BUSREQ : OE ; WAIT ; INT ; NMI ; RESET ; WR ; IORD" sind Low-aktiv und deshalb mit einem Negationszeichen zu kennzeichnen.

- Das Schriftfeld zum Widerstandsnetzwerk RW4 kann gestrichen werden. Stromlaufplan Blatt 2;

- Der am Batter des IS D84 Pin 1 angegebene Widerstand R38 ist in R28 zu ändern.

- Im HF-Modulator sind nachfolgende Kondensatoren neu zu bezeichnen.

- Zum Schluß werden die 64k d-RAM eingesetzt. Nach dem RESET wird der BORDER weiß, der Bildinhalt schwarz. Das Programm des Rechners löscht den gesamten Speicher und meldet sich mit seinem Namen.

3