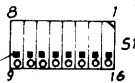


Bei Verwendung von 62-poligen direkten Steckverbindern auf Position X17 und X18 bleiben die Steckerpunkte 32 frei  
 F... Schaltkreis auf Fassung

V3... V6  K  $\hat{=}$   K  
 K  V2  $\hat{=}$  K



Schaltsschieber in Stellung EIN

Hinweis zur Bestückung von D43:

E1 nur bei Einsatz von Schaltkreistyp 8284-A bestücken  
 8284

		Halbzeug Werkstoff	zur Abw. für Maße ohne Toleranz	
		3. Iteration		
		Benennung	Maßstab	Bl. A2, B1, B2
		401.2 Belegungsplan Systemplatte EC 1834		
		Masse		
Qd AZ	93EC 00078 Mittteilung	12.1.89 Datum	Name	
Datum		Name		Zeichnungs-Nr.
Bearb. Konstr. Technol.		1.13.120030 0/09		
Stand.		Ers. für	Ers. durch	

Die Systemplatine verfügt über acht indirekte 96polige Steckverbinder 1.1 - X1.8 (Typ EBS-GO 4007, Bauform B) für universelle bzw. spezielle Steckeinheitenadapter. Eine Bestückungsvariante mit zwei direkten (Steckplatz X1.7 und X1.8) und sechs indirekten Steckverbindern ist möglich.

Der Anschluß von externen E/A-Einrichtungen erfolgt über Steckverbinder der Adapterkarten, die an der Rückwand der Systemeinheit zugänglich sind (vgl. Abbildung 2.4).

Auf der Systemplatine befinden sich die Schalter S1. Es handelt sich um acht voneinander unabhängige DIL-Schalter, deren Einstellung programmgesteuert gelesen werden kann (vgl. Abbildung 2.5). Die Schalterstellungen dienen der Information der Systemsoftware über installierte Komponenten, zum Beispiel Speicherausstattung, Monitortyp, Anzahl der Floppy-Disk-Laufwerke usw.

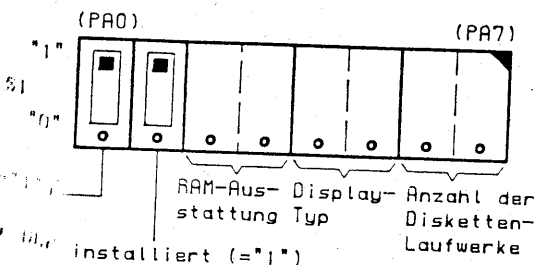
Die folgende Positionszuordnung der DIL-Schalter (S1) ist festgelegt:

Schalterposition	Funktion
1.1 (PA0)	IPL von Diskette (Urladen)
2 (PA1)	Arithmetikprozessor installiert
3 (PA2)	RAM-Speicher der Systemplatine
4 (PA3)	RAM-Speicher der Erweiterung (RAM-Adapter)
5/6 (PA4/5)	Auswahl der installierten Monitortypen
7/8 (PA6/7)	Anzahl der Diskettenlaufwerke

Schalter S1.3 - S1.8 (PA2 - PA7) werden entsprechend den Darstellungen in Abbildung 2.6 eingestellt.

Die Systemplatine kann in sieben funktionelle Bereiche unterteilt

- Arithmetiksystem
- Arithmetikprozessor
- Arithmetiksteuerung und Timer
- Arithmetiksystem
- Arithmetiksystem
- Ausgabesystem.

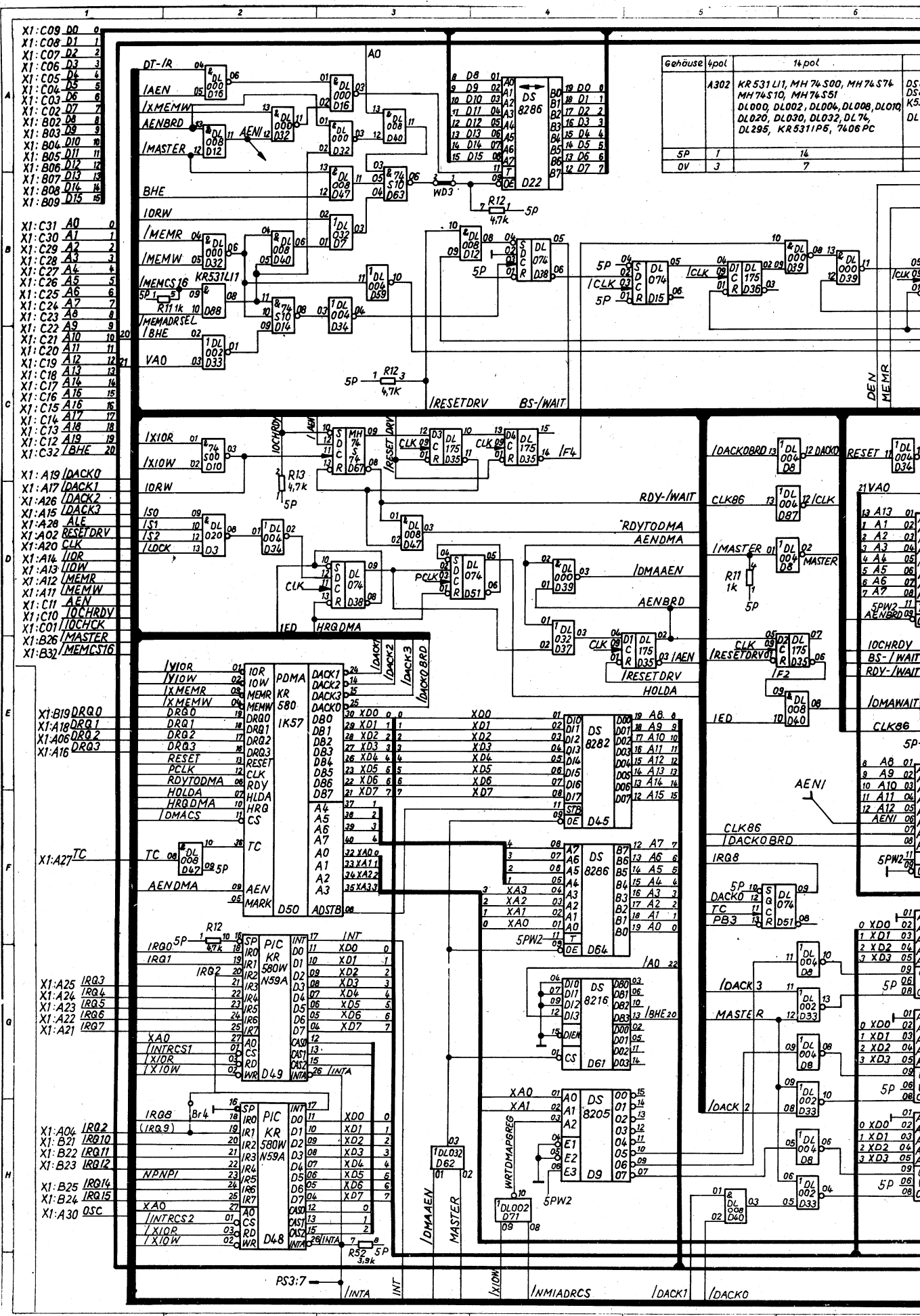


... der Systemplatine

FUNKTION	SCHALTERSTELLUNG								
	1.1	1.2	1.3	1.4	1.5	1.6	1.7	1.8	
SPEICHERKAPAZITÄT 256 KByte	"1"	■	■	■	■	■	■	■	
	"0"	○	○	○	○	○	○	○	
640 KByte	"1"	○	○	○	○	○	○	○	
	"0"	○	○	○	○	○	○	○	
MONITOR MONOCHROMMONITOR	"1"	○	○	○	○	○	○	○	
	"0"	○	○	○	○	○	○	○	
FARBMONITOR	"1"	○	○	○	○	○	○	○	
	"0"	○	○	○	○	○	○	○	
ANZAHL FD-LAUFWERKE	1 LW	"1"	○	○	○	○	○	○	○
		"0"	○	○	○	○	○	○	○
	2 LW	"1"	○	○	○	○	○	○	○
		"0"	○	○	○	○	○	○	○
	3 LW	"1"	○	○	○	○	○	○	○
		"0"	○	○	○	○	○	○	○
	4 LW	"1"	○	○	○	○	○	○	○
		"0"	○	○	○	○	○	○	○

Abbildung 2.6  
Bedeutung der Schalterstellungen S1.3 - S1.8

0 0 0 0 0 0 0 0



gehäuse 4pol		14 pol	
A302	KR 531 L11, MH 74 S00, MH 74 S74	DS	DS
	MH 74 S10, MH 74 S51	DL	DL
	DL000, DL002, DL004, DL008, DL010,		
	DL020, DL030, DL032, DL74,		
	DL295, KR 531 P6, 7406 PC		
SP	1	14	
OV	3	7	

- X1: C09 D0 0
- X1: C08 D1 1
- X1: C07 D2 2
- X1: C06 D3 3
- X1: C05 D4 4
- X1: C04 D5 5
- X1: C03 D6 6
- X1: C02 D7 7
- X1: B02 D8 8
- X1: B03 D9 9
- X1: B04 D10 10
- X1: B05 D11 11
- X1: B06 D12 12
- X1: B07 D13 13
- X1: B08 D14 14
- X1: B09 D15 15
- X1: C31 A0 0
- X1: C30 A1 1
- X1: C29 A2 2
- X1: C28 A3 3
- X1: C27 A4 4
- X1: C26 A5 5
- X1: C25 A6 6
- X1: C24 A7 7
- X1: C23 A8 8
- X1: C22 A9 9
- X1: C21 A10 10
- X1: C20 A11 11
- X1: C19 A12 12
- X1: C18 A13 13
- X1: C17 A14 14
- X1: C16 A15 15
- X1: C15 A16 16
- X1: C14 A17 17
- X1: C13 A18 18
- X1: C12 A19 19
- X1: C32 BHE 20
- X1: A19 DACK0
- X1: A17 DACK1
- X1: A26 DACK2
- X1: A15 DACK3
- X1: A28 ALE
- X1: A02 RESETDRV
- X1: A20 CLK
- X1: A16 IOR
- X1: A13 IOW
- X1: A12 MEMR
- X1: A11 MEMW
- X1: C11 AEN
- X1: C10 IOCHRDV
- X1: C01 IOCHCK
- X1: B26 MASTER
- X1: B32 MEMCST6

- X1: B19 DRQ0
- X1: A18 DRQ1
- X1: A06 DRQ2
- X1: A16 DRQ3

- X1: A27 TC

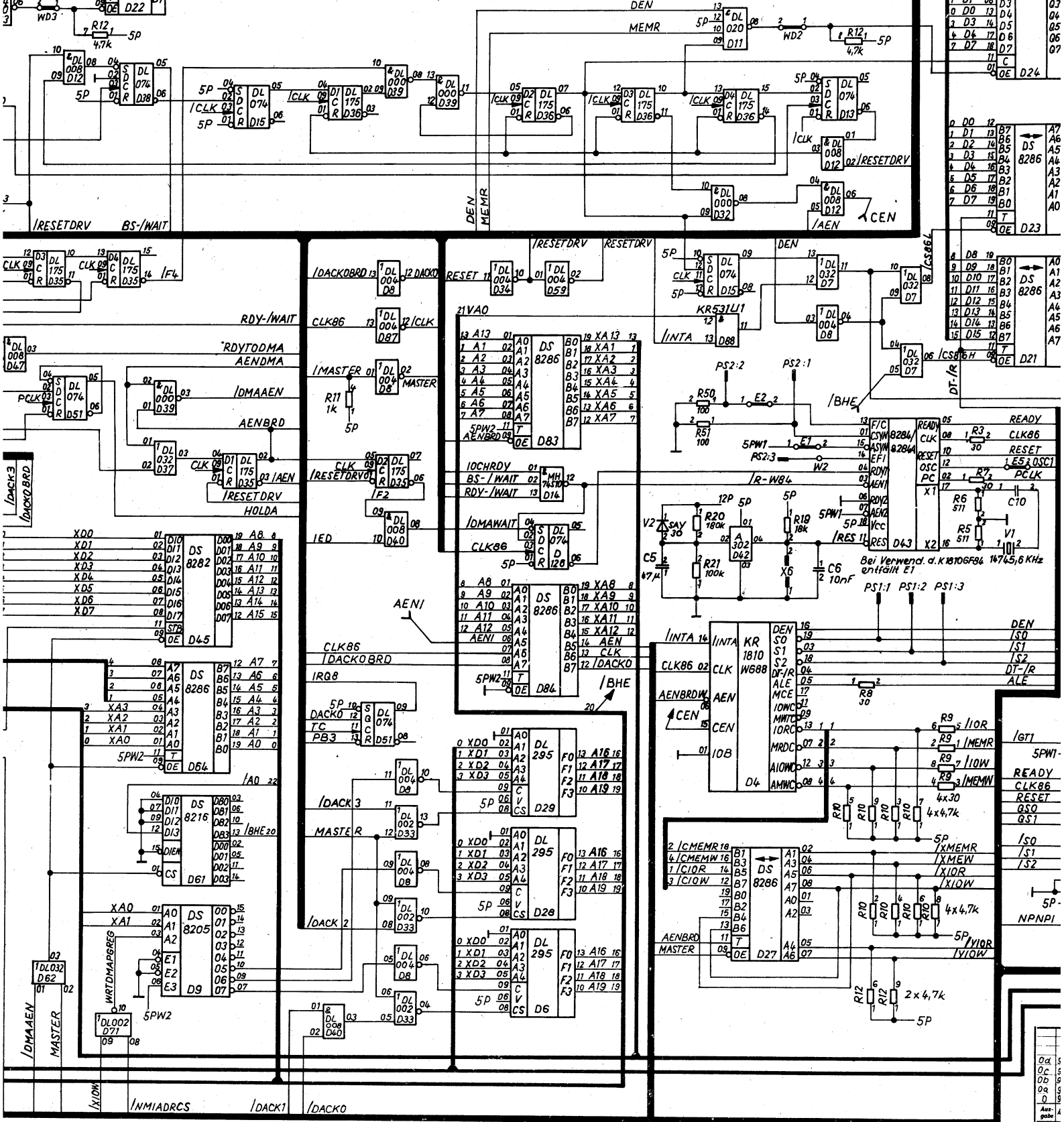
- X1: A25 IRQ3
- X1: A24 IRQ4
- X1: A23 IRQ5
- X1: A22 IRQ6
- X1: A21 IRQ7

- X1: A04 IRQ2
- X1: B21 IRQ10
- X1: B22 IRQ11
- X1: B23 IRQ12
- X1: B25 IRQ14
- X1: B24 IRQ15
- X1: A30 OSC

IOR	IOW	MEMR	MEMW	DRB0	DRB1	DRB2	DRB3	RESET	PLCK	RDYTDMA	RDY	HOLDA	HRQDMA	DMACS	TC	AENDMA	AEN	MARK	DSO	ADSTB	INT	XD0	XD1	XD2	XD3	XD4	XD5	XD6	XD7																																																																						
01	02	03	04	05	06	07	08	09	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	96	97	98	99	100

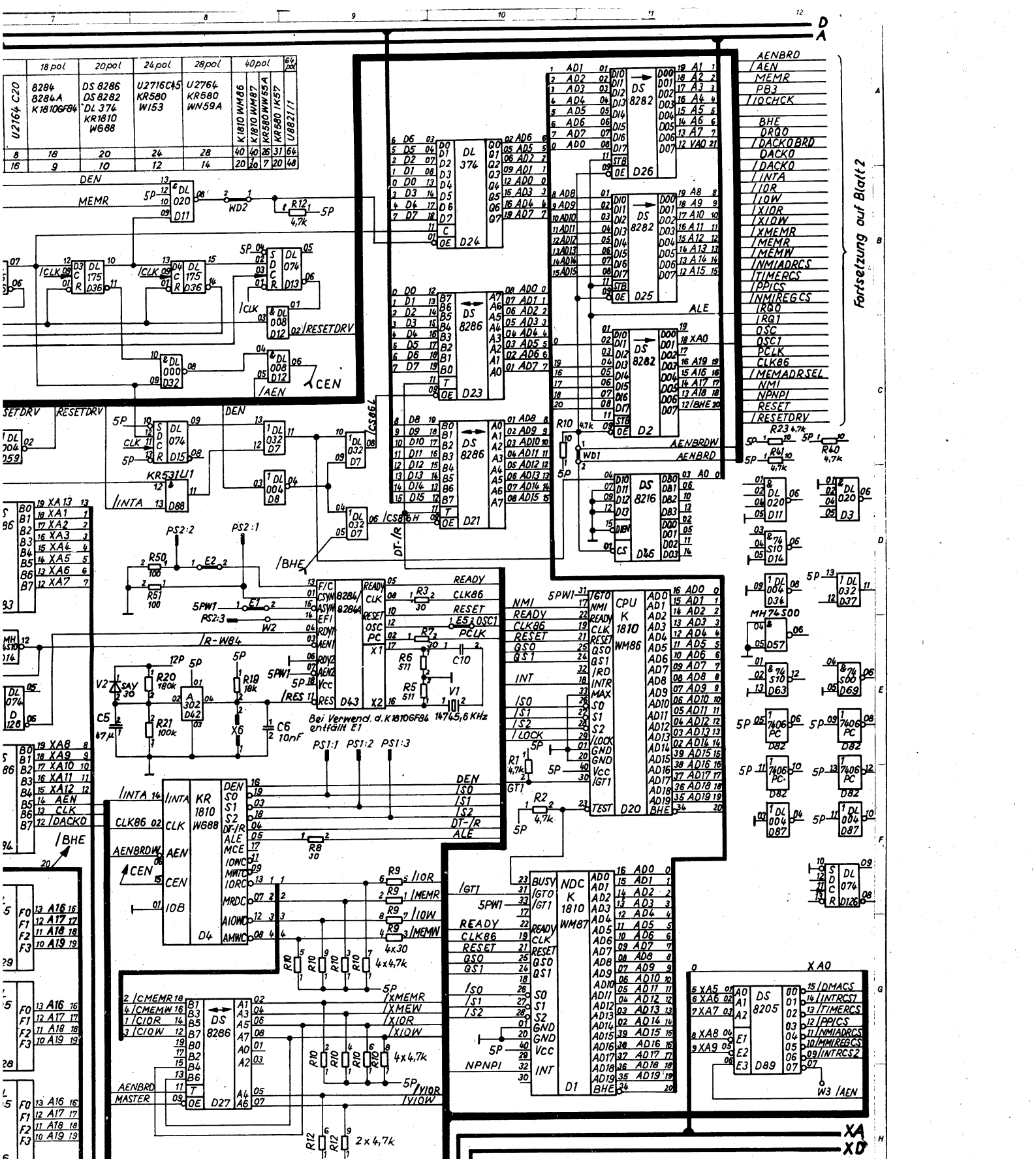
IRG0	IRG1	IRG2	IRG3	IRG4	IRG5	IRG6	IRG7	XAO	INTRCS1	XIOR	XIOW	IRG8	IRG9	IRG10	IRG11	IRG12	IRG14	IRG15	OSC	PIC	INT	XD0	XD1	XD2	XD3	XD4	XD5	XD6	XD7	INT	XD0	XD1	XD2	XD3	XD4	XD5	XD6	XD7	INT	XD0	XD1	XD2	XD3	XD4	XD5	XD6	XD7																																																				
01	02	03	04	05	06	07	08	09	10	11	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	96	97	98	99	100

gehäuse	4pol	14 pol	16 pol	18 pol	20pol	24pol	28pol	40pol	64 pol
A302	KR 531 LI1, MH 74 S00, MH 74 S74 MH 74 S10, MH 74 S51 DL000, DL002, DL004, DL008, DL010, DL020, DL030, DL032, DL 74, DL295, KR531IP6, 7406 PC	DS 8205, DS 8216, K531KPIIP DL175	8284 8284A K1810GF84	DS 8286 DS 8282 DL 374 KR1810 W688	U2716C45 KR580 W153	U2764 KR580 WN59A	K1810 W466 K1810 W467 KR580 W454 KR580 W457	U2821/1	
5P	7	14	16	18	20	24	28	40	64
OV	3	7	8	16	9	10	12	14	20



Bei Verwendung d. KR180GF84 14745,6 KHz  
entfällt E1

0x 5  
0c 6  
0b 6  
0a 8  
09 8  
Aus-  
gehäu

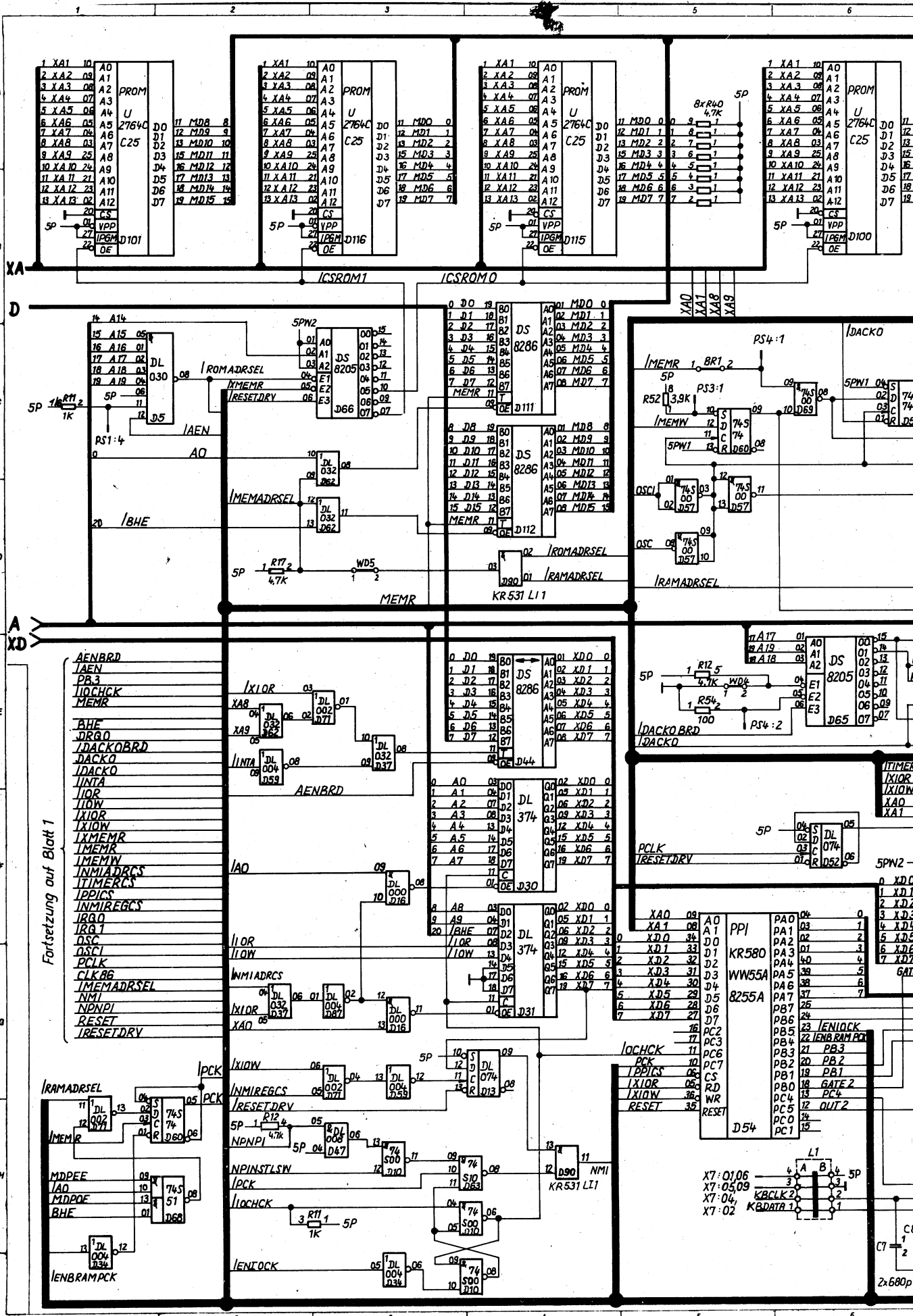


Symbol	Value	Symbol	Value
AENBRD	1	D00	19 A1 1
/AEN	2	D01	18 A2 2
MEMR	3	D02	17 A3 3
PB3	4	D03	16 A4 4
/TOCHCK	5	D04	15 A5 5
BHE	6	D05	14 A6 6
DR00	7	D06	13 A7 7
/DACKBRD	8	D07	12 YA0 21
DACK0	9		
/DACK1	10		
/INTA	11		
/IOR	12		
/IOW	13		
/XIOR	14		
/XLOW	15		
/XMEMR	16		
/XMEMW	17		
/NMADRCS	18		
/TIMERC5	19		
IPICS	20		
/NMIREGCS	21		
/IRQ	22		
OSC	23		
OSC1	24		
CLKB6	25		
/MEMDRSEL	26		
NMI	27		
NPNP1	28		
RESET	29		
/RESETRV	30		
R23 47k			
R40 47k			
D08 06			
D09 06			
D10 06			
D11 06			
D12 06			
D13 06			
D14 06			
D15 06			
D16 06			
D17 06			
D18 06			
D19 06			
D20 06			
D21 06			
D22 06			
D23 06			
D24 06			
D25 06			
D26 06			
D27 06			
D28 06			
D29 06			
D30 06			
D31 06			
D32 06			
D33 06			
D34 06			
D35 06			
D36 06			
D37 06			
D38 06			
D39 06			
D40 06			
D41 06			
D42 06			
D43 06			
D44 06			
D45 06			
D46 06			
D47 06			
D48 06			
D49 06			
D50 06			
D51 06			
D52 06			
D53 06			
D54 06			
D55 06			
D56 06			
D57 06			
D58 06			
D59 06			
D60 06			
D61 06			
D62 06			
D63 06			
D64 06			
D65 06			
D66 06			
D67 06			
D68 06			
D69 06			
D70 06			
D71 06			
D72 06			
D73 06			
D74 06			
D75 06			
D76 06			
D77 06			
D78 06			
D79 06			
D80 06			
D81 06			
D82 06			
D83 06			
D84 06			
D85 06			
D86 06			
D87 06			
D88 06			
D89 06			
D90 06			
D91 06			
D92 06			
D93 06			
D94 06			
D95 06			
D96 06			
D97 06			
D98 06			
D99 06			
D100 06			

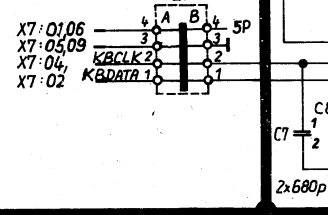
Fortsetzung auf Blatt 2

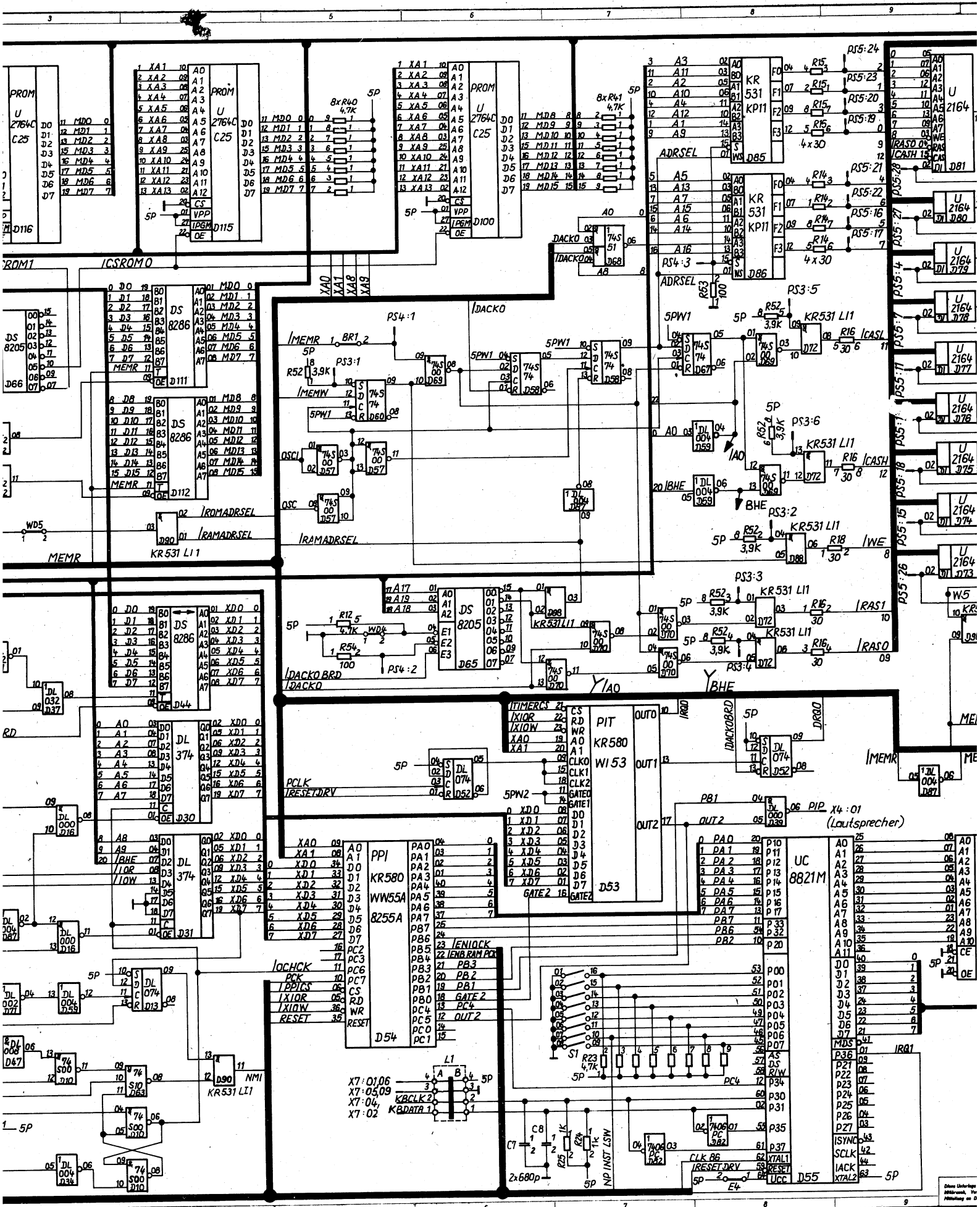
3. Iteration		Dargestellt auf		Benennung	
Da	93EC0022	Tag	Name	201.1 Stromlaufplan	
Ob	93EC0022	Tag	Name	Systemplatine EC1834	
Da	93EC0022	Tag	Name	1.13.120030.0/04	
Da	93EC0022	Tag	Name	1.13.120030.0/04	
Ausgabe	And. Mitt. Nr.	Tag	Notiz		

Bl. 1



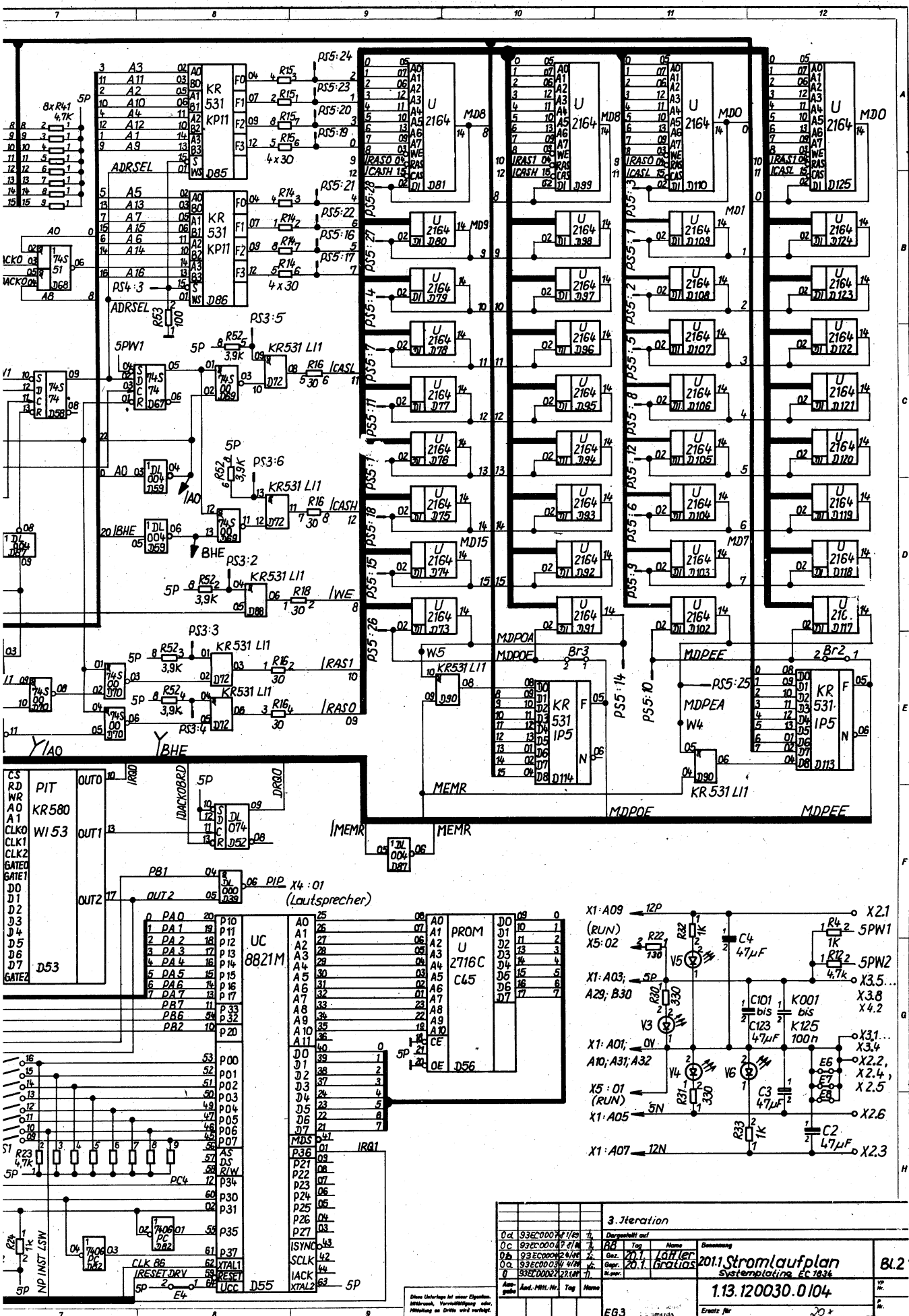
Fortsetzung auf Blatt 1





Drawn Using  
2000-watt, Vp  
Plotting on 2





3. Iteration		Dargestellt auf		Benennung	
Ud	9320007/1/1/1	HB	Tag	Name	
Uc	9320007/1/1/1	HB	20.1	LAGTER	2011 Stromlaufplan
Uc	9320007/1/1/1	HB	20.1	LAGTER	Systemplan, EC 1014
Uc	9320007/1/1/1	HB	20.1	LAGTER	1.13.120030.0104
Uc	9320007/1/1/1	HB	20.1	LAGTER	Bl. 2

Dieses Schaltungs-Kit ist ein Eigentum. Nachdruck, Vervielfältigung oder Abgabe an Dritte ist verboten.