

X3					
				W10 .23.24	
Steuer-PIO				.9.10	
R-ROM	W-ROM			.8.7.6.13.16	
				.12.15	
				.11.14.22.20	
Daten-PIO				.21.19.17	
				.18	
I				W2	
.1.2		.25 .5.4	
W3	W1	.3	W11	.26
	A B C D E F G H				
X1			X2		

Brueckenbestueckung der Synchronisationssteuerung
 BUSRQ | 17-19,20-22,14-11,7-8,9-10,2-3,12-15,W3:A-I

WAIT | 18-19,21-22,16-13,12-11,9-8,27-28,29-30,6-7,1-2,W3:A-I

W3 dient zur Einstellung der Adresse der Leiterkarte.
 W3:A-I ist standartmaessig gewickelt.

Messpunkte

W2: 4-5 Ausgang des Quarzoszillators (5 MHz)

W10:23-24 Ausgang der PLL-Schaltung
 (PLL mit R22 auf 1 MHz - 5kHz einstellen,
 dazu Bruecke 23-24 entfernen)

W11:25-26